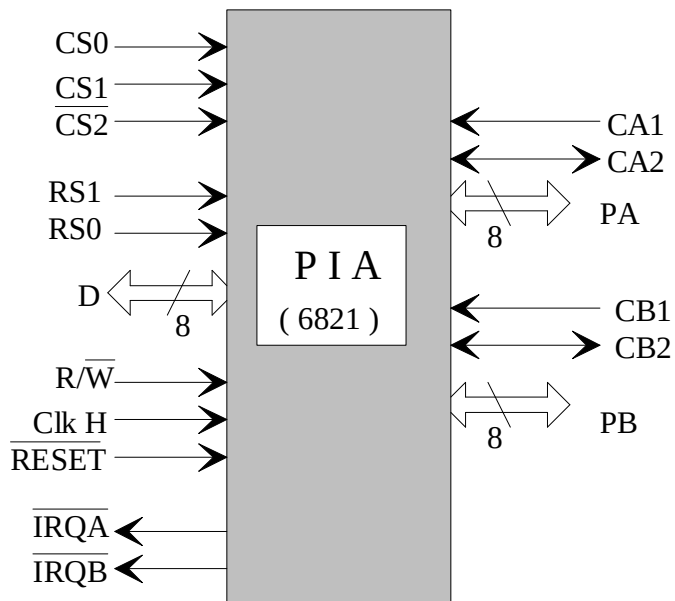




ADRESSES DES REGISTRES :

RS1	RS0	CRA2	CRB2	REGISTRE	
0	0	1	*	ORA	Données Port A
0	0	0	*	DDRA	Direction Port A
0	1	*	*	CRA	Contrôle Port A
1	0	*	1	ORB	Données Port B
1	0	*	0	DDRB	Direction Port B
1	1	*	*	CRB	Contrôle Port B

ORi

7	6	5	4	3	2	1	0
---	---	---	---	---	---	---	---

DDRi

7	6	5	4	3	2	1	0
---	---	---	---	---	---	---	---

0 : Entrée.
1 : Sortie.

CRi

7	6	5	4	3	2	1	0
---	---	---	---	---	---	---	---

Contrôle de la ligne Ci1

Pas de transition détectée	0
Transition détectée sur Ci1	1

0	0	▼	CRi7 mis à 1	IT inhibée, IRQi haut
0	1	▼	CRi7 mis à 1	IRQi bas lorsque CRi7 passe à 1
1	0	▲	CRi7 mis à 1	IT inhibée, IRQi haut
1	1	▲	CRi7 mis à 1	IRQi bas lorsque CRi7 passe à 1

Pas de transition détectée	0
Transition détectée sur Ci2	1

0	Accès au DDRi
1	Accès à l'ORi

0	0	0	▼	CRi6 mis à 1	IT inhibée, IRQi haut
0	0	1	▼	CRi6 mis à 1	IRQi bas lorsque CRi6 passe à 1
0	1	0	▲	CRi6 mis à 1	IT inhibée, IRQi haut
0	1	1	▲	CRi6 mis à 1	IRQi bas lorsque CRi6 passe à 1
1	0	0	Mode QUITTANCE		
1	0	1	Mode IMPULSIONNEL		
1	1	0	Mode Niveau : Ci2 = 0		
1	1	1	Mode Niveau : Ci2 = 1		

Contrôle des lignes Ci2 si elles sont configurées en Entrées.

Contrôle des lignes Ci2 si elles sont configurées en Sorties.

Mode QUITTANCE pour la ligne CA2 :

P ORA en E. Réception d'1 D accompagnée d'un ▼ sur CA1.
O CRA7 mis à 1, CA2 = 1 .
R Lecture de ORA pour RAZ de CA2 et CRA7.

Mode IMPULSIONNEL pour la ligne CA2 :

T La lecture de ORA génère une impulsion négative de 4 cycles d'horloge sur CA2.
A La direction des Données n'intervient pas.

Mode QUITTANCE pour la ligne CB2 :

P ORB en S. L'écriture d'une D met CB2 à 0.
O Réception de l'ACK (▼ sur CB1) remet CB2 à 1 et CRB7 à 1.

Mode IMPULSIONNEL pour la ligne CB2 :

T L'écriture dans ORB crée une impulsion négative de 4 cycles d'horloge sur CB2.
B La direction des données n'intervient pas..